



Lista zagadnień na sprawdzian z UTK w dniu: 19.01.2007

- 1) Lista rozkazów
- 2) Format rozkazów i tryby adresowania
- 3) Układy wejścia – wyjścia
 - a. współadresowalne z pamięcią operacyjną
 - b. izolowane
- 4) Operacje wejścia – wyjścia
 - ✓ z bezpośrednim sterowaniem przez mikroprocesor
 - ✓ z przerwaniem programu
- 5) Operacja wejścia – wyjścia z pośrednim sterowaniem przez mikroprocesor (DMA)
- 6) Praca procesora Pentium w trybie rzeczywistym
- 7) Praca procesora Pentium w trybie chronionym (jeżeli zdążymy przeprowadzić lekcję)

Przykładowe pytania:

ad1.

- ✓ co to jest lista rozkazów
- ✓ jak dzielimy rozkazy w zależności od ich przeznaczenia
- ✓ czym charakteryzują się rozkazy przesłań
- ✓ czym charakteryzują się rozkazy arytmetyczne i logiczne
- ✓ jakie rozkazy nazywamy sterującymi

ad2.

- ✓ Jak w systemie mikroprocesorowym są przechowywane rozkazy
- ✓ co zawiera kod rozkazu
- ✓ co nazywamy trybem adresowania
- ✓ jakie są podstawowe tryby adresowania, omów je

ad 3.

- ✓ jakie układy nazywamy układami wejścia – wyjścia
- ✓ podaj kilka przykładów urządzeń peryferyjnych
- ✓ podaj definicję układów współadresowalnych z pamięcią operacyjną
- ✓ wyjaśnij sposób podłączenia układów wejścia – wyjścia współadresowalnych z PAO
- ✓ podaj przykład układu współadresowalnego z pamięcią operacyjną
- ✓ podaj definicję układów wejścia – wyjścia izolowanych
- ✓ podaj przykład układu izolowanego

ad 4.

- ✓ wyjaśnij pojęcie: operacje wejścia – wyjścia
- ✓ jak dzielimy operacje wejścia – wyjścia
- ✓ wyjaśnij istotę operacji wejścia – wyjścia z przerwaniem programu
- ✓ wymień podstawowe zadania sterownika przerw



- ✓ wyjaśnij zasadę działania sterownika przerw
- ✓ na czym polega maskowanie zgłoszonego przerwania
- ✓ co to jest arbitraż i gdzie jest dokonywany
- ✓ jaki jest wynik arbitrażu
- ✓ co to jest tablica wektorów przerw

ad 5.

- ✓ co nazywamy bezpośrednim dostępem do pamięci
- ✓ jakie etapy można wyróżnić w trakcie realizacji operacji DMA
- ✓ omów realizację operacji DMA

ad 6.

- ✓ wyjaśnij skrót RISC
- ✓ wyjaśnij na czym polega adresowanie pamięci w trybie rzeczywistym.